

若 ADCINA0、ADCINA1、ADCINA2 为电压检测输入，ADCINB2、ADCINB3、ADCINB4、为电流检测输入，AD 转换如果采用顺序采样、双排序器模式，写出初始化程序，并写出输入通道与转换结果对应关系。

```
ADCTRL3.bit.SMODE_SEL=0;           //设置为顺序采样模式
ADC_MAXCONV.all=0x0022;              //双排序器，共 6 个通道
ADCCHSELSEQ1.bit.CONV00=0x0;        //设置 ADCINA0
ADCCHSELSEQ1.bit.CONV01=0x01;       //设置 ADCINA1
ADCCHSELSEQ1.bit.CONV02=0x02;       //设置 ADCINA2
ADCCHSELSEQ3.bit.CONV08=0x0A;        //设置 ADCINB2
ADCCHSELSEQ3.bit.CONV09=0x0B;       //设置 ADCINB3
ADCCHSELSEQ3.bit.CONV10=0x0C;       //设置 ADCINB4
```

SEQ1 和 SEQ2 同时运行，转换结果如下：

```
ADCINA0 - - 》 ADCRESULT0 ;
    ADCINA1 - - 》 ADCRESULT1 ;
    ADCINA2 - - 》 ADCRESULT2 ;
    ADCINB2 - - 》 ADCRESULT3。
    ADCINB3 - - 》 ADCRESULT4。
    ADCINB4 - - 》 ADCRESULT5。
```